

18. Belegung Stecker St.1

Belegung der 64-poligen VG-Leiste St.1

-Prozessorbus-

a	Pin Nr.	c
Masse	1	Masse
+ 12 Volt	2	-12 Volt
/RESET	3	-5 Volt
/RESET	4	PS1
/HALT	5	PS2
BA	6	n.c.(PS3)
Q	7	MRDY
/BREQ	8	R/W
EXTAL	9	E
A0	10	D0

A1	11	D1
A2	12	D2
A3	13	D3
A4	14	D4
A5	15	D5
A6	16	D6
A7	17	D7
A8	18	TSCA
A9	19	TSCD
A10	20	

A11	21	
A12	22	
A13	23	
A14	24	
A15	25	
/NMI	26	
/FIRQ	27	
/IRQ	28	Reserviert
Reserviert	29	BS
	30	Reserve f. Video Out

wie 31c	31	Reserve f. Video-Gnd
+ 5 Volt	32	+ 5 Volt

Reservierte Leitungen bitte nicht (anderweitig) beschalten!

19. Belegung von Stecker St.2

Belegung der 64-poligen VG-Leiste St.2
-Video- und RAM-Controller-Bus-

a	Pin Nr.	c
Masse	1	Masse
/FCFX	2	RAS
	3	CBL2
	4	
	5	Reserviert
	6	/WE
	7	
	8	CLK
	9	
	10	PMA 1

	11	PMA 0
	12	PMA 2
	13	
	14	
Reserviert	15	RA0
CRAB	16	RA1
	17	RA2
	18	RA3
	19	RA4
/SPC	20	RA5

21	RA6	
Reserviert	22	RA7
VP1	23	Reserviert
VPO	24	D3 von VICO1
/CLC	25	Reserviert
/SLC	26	Reserviert
Reserviert	27	Reserviert
Reserviert	28	Reserviert
VP0	29	Res. f. Comp.-Sy In
Reserviert	30	Res. f. Comp.-Sy Out

wie 31c	31	Reserve f. Video-Gnd
+ 5 Volt	32	+ 5 Volt

21. Belegung von Stecker St.3

Pin Nr	Leitung	PIA-Nr.	Signal
1	CB2	1	belegt für Single-Step-Timer
2	CB1	1	belegt für Single-Step-Timer
3	Masse	4	Masse
5	PB6	1	
6	PB7	1	
7	PB4	1	
8	PB5	1	
9	PB2	1	
10	PB3	1	
11	PB0	1	
12	PB1	1	
13	+ 5 Volt		
14	+ 5 Volt		
15	PA6	1	T-D6; D6 ASCII-Interface
16	PA7	1	T-D7; D7 ASCII-Interface
17	PA4	1	T-D4; D4 ASCII-Interface
18	PA5	1	T-D5; D5 ASCII-Interface
19	PA2	1	T-D2; D2 ASCII-Interface
20	PA3	1	T-D3; D3 ASCII-Interface
21	PA0	1	T-D0; D0 ASCII-Interface
22	PA1	1	T-D1; D1 ASCII-Interface
23	CA1	1	T-STB; Strobe ASCII-Int.
24	CA2	1	
25	+ 12 Volt		für Mini-DCR
26	Masse		
27	CB2	2	
28	CB1	2	
29	PB6	2	
30	PB7	2	
31	PB4	2	
32	PB5	2	
33	PB2	2	
34	PB3	2	
35	PB0	2	
36	PB1	2	
37	+ 5 Volt		
38	+ 5 Volt		
39	PA6	2	
40	PA7	2	
41	PA4	2	
42	PA5	2	
43	PA2	2	
44	PA3	2	
45	PA0	2	
46	PA1	2	
47	Masse		
48	Masse		
49	CA2	2	
50	CA1	2	

Vergleichen Sie auch Punkt 6!

22. Belegung von Stecker St.4

Belegung der 26-poligen Stiftleiste St.4

-Tastatur-Anschluss, V-24-Schnittstelle, Joy-Stick, Video-Ausgang

Pin Nr.	Signal
1	wie 4 (Reserve für VSY,CSY)
2	Reserve für Video-Out
3	wie 4 (Reserve für HSY)
4	Reserve für Video-Ground
5	Receive data (Input); V-24
6	Transmit data (Output); V-24
7	Ready to send (Output); V-24
8	Clear to send (Input); V-24
9	+ 12 Volt
10	Ground
11	-12 Volt
12	Ground
13	T-D6; D6 ASCII-Interface
14	T-STB; Strobe ASCII-Interface
15	T-D5; D5 ASCII-Interface
16	+ 5 Volt
17	T-D4; D4 ASCII-Interface
18	VER; Joy-Stick
19	T-D3; D3 ASCII-Interface
20	HOR; Joy-Stick
21	T-D2; D2 ASCII-Interface
22	PIEP
23	T-D1; D1 ASCII-Interface
24	NMI; Prozessor
25	T-D0; D0 ASCII-Interface
26	T-D7; D7 ASCII-Interface

23. Belegung von Stecker St.5

Belegung der einreihigen Stiftleiste St.5

-Videosignale-

Diese 8-polige Stiftleiste wird nicht bestückt

Pin Nr.	Signal
1	Video-Ground
2	Video Out
3	Video Out
4	Video-Ground
5	/VSY
6	VSY
7	HSY
8	/HSY

Die separaten Synchronsignale HSY (Horizontalsynchronsignal) und VSY (Vertikalsynchronsignal) werden nur ausnahmsweise benutzt. Sie können bei Bedarf auf St.4 verdrahtet werden (siehe dort). Vergleichen Sie bitte Punkt 8.5!

24. Belegung von Stecker St.10

Belegung der 50-poligen Stiftleiste St.10
-Floppy-Controller-I/O-Bus-

Pin Nr.	Signal	Ein	Aus
2	/»TR43		x
4			
6			
8			
10	Side	x	
12			
14	Side2		x
16			
18	/HLD		x
20	/ID	x	
22	/RDY	x	
24			
26	DRIVE0		x
28	DRIVE1		x
30	DRIVE2		x
32	DRIVE3		x
34	/DIR		x
36	/STEP		x
38	/WD		x
40	/WG		x
42	/TR00	x	
44	/WRPT	x	
46	RDAT	x	
48			
50			

Alle ungeraden Pin Nr. führen Masse.